

ブラシレスモータドライバの設計事例

その他1 ~製品仕様書(納入仕様書)~

その他:製品仕様書

製品仕様書を作成し公開します。



仕様書番号	PLD-100-01	訂審	01
初版年月日	2015年9月19日		**

入 仕 様 書

名 称:センサレスモータドライバ PLD-100

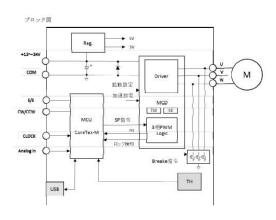
	AR GE			
訂番	年 月 日	内 容	担当	備考
01	2015年9月19日	新設		
_		-		
_			-	
	8			0

受領欄

承認	確認	作成

1 概要・特徴
本ドライバは3相ブラシレスDCモータセンサレス駆動回路です。
ダイレクトPWM制御により高効率で低発熱、低ノイズ駆動と実現します。
バルス周数を(の アナログ電圧) 指令による速度制象行います。
速度指令パルスとモータの回転パルスを同期をさせる PLL 制御回路を内蔵しています。

オプションでファームウェアを書き替えることで、USB $(Mini\ B)$ インターフェースで接続した PCからのシリアル連信制御も行えます。(通常未実装)



2 外観図及び各部の説明

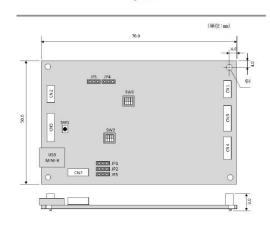
PLD-100-01 Page 3/13 目次

- 1. 概要・特徴 ・・・ 3頁

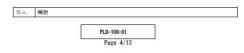
- 外径図及び各部の説明
 2.1. 外観図 ・・ 4 頁
 2.2. ドライバボード各部の説明 ・・ 5 頁
 2.3. クロックボード等節の説明 ・・ 6 頁
 2.4. ドライバボードとクロックボードの模様注意 ・・ 7 頁
- 3. 仕様、環境条件・・・ 8 頁
- 3.1. 電気的仕様 3.2. 保存環境
- 3.3. 動作環境

- 4. 各コネクタインターフェース
 4.1. 電原 (CNI)・・・ 9頁
 4.2. モータ接続 (CN4)・・・ 9頁
 4.3. 速度指令入力コネクタ (CN2)・・・ 9頁
 4.4. デジタルインターフェース (CN5)・・・ 9頁
 4.5. サーミスタ入力 (CN3)・・・ 10頁
- 5. モータ制御ゲインの設定 (SW2) ・・・ 10 頁
- 6. 各動作モードの設定 (SW3) ・・・ 10 頁
- 7. 回転数 (速度指令) の設定 ・・・ 11 頁
- 8. モータの運転、停止 ・・・ 12 頁
- 9. 保証 ・・・ 13頁

PLD-100-01 Page 2/13



2.2 ドライバボード各部の説明



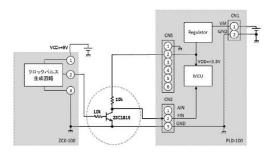


CN1	電源入力コネクタ
CN2	速度指令入力コネクタ
CN3	サーミスタ、モータ index 信号入力
CN4	モータ接続コネクタ
CN5	外部インターフェース (デジタル)
CN6	シリアル通信用 USB コネクタ (USB MINI-B)
CN7	通常未使用(MCUファーム書込み、デバッグ用コネクタ)
SW1	MCU リセットスイッチ
SW2	モータ制御ゲインの設定 ※P7-5 にて詳細説明
SW3	各動作モードの設定 ※P7-6にて詳細説明
JP1	未使用 (デフォルトは中点に設定)
JP2	モータラップ通電量の設定
	・1-2 ショート=120 度通電
	・2 中点 =135 度通電
	・2-3 ショート=150 度通電 (デフォルト設定)
JP3	モータ起動時の強制転流周波数設定
	・1-2 ショート=約 6. 4Hz
	・2 中点 =約 3.2Hz (デフォルト設定)
	・2-3 ショート=約 1.6Hz
JP4	モータ PG 信号分周比股定(モータ PG を分周し CN5 より外部へ PG0 出力します)
	・1-2 ショート=FGO÷2 分周
	・2 中点 =無し
	・2-3 ショート=FGO÷4 分周(デフォルト設定)
JP5	CN3に入力したモータ位置信号 (index) か JP4 で設定した分周 FGO 信号を選択し
	CN5 PGO 端子より出力されます。
	・1-2 ショート=モータ index 信号ダイレクト出力
	・2 中点 -無し
	・2-3 ショート=FGO 分周出力 (デフォルト設定)

PLD-100-01 Page 5/13

ドライバボードのデジタル部および小信号回路は、VDD=+3.3Vで構成されており デジタルインターフェースは0-3Vレベルで受ける仕様です。 反してクロックボードは、電源+5Vで構成されており、クロック出力は0-5Vレベルのため ボード間の接続には、5V-3Vのインターフェースレベルシフトの工夫が必要です。

簡単なレベルシフト回路例を下配に示します。 (NFN Tr.2SC1815×1pc, 10kΩ×2pcs)



2.3 クロックボード ZCK-100 (オプション) 各部の説明

No.	機能		
1 3	CN3: クロック	出力、及び電源供給	入力コネクタ
	lpin	+5V	
	2pin	クロック出力	
	3pin	GND	
14	SW5:回転数股	SW5:回転敷設定スイッチ (×10000rpm)	
1 5	SW4:回転数股	定スイッチ (×10	00 r pm)
16	SW3:回転数設:	定スイッチ(× 10	0 r p m)
17	SW2:回転数設	定スイッチ (×10	r pm)
18	SW1:回転数設:	定スイッチ (×1 r	pm)
19	SW6:極数設定	スイッチ (極数/2の	(値を設定のこと)



※外観仕様は変わることがあります。

2.3 クロックボードとドライバボード (PLD-100) との接続注意点

PLD-100-01 Page 6/13

項目		仕 様
es access or	最大電圧	24V+1V
電源電圧	危源範囲	VM=6V~24V
	最大電流	5A (単発パルス peak.)
出力電流	最大電流	2.5A (Ave.)
駆動方式		逆起電圧検出によるセンサレス3相150度通電方式
制御方式		PLL サーボ PWM 制御
対応回転数	範囲	1000~10000rpm (モータ仕様に依存)
冷却		発熱量に応じて、ヒートシンク、金属ベース等にて放熱

3.2保存環境

項目	仕 様
温度	0~60℃
湿度	10~90% (結び無きこと)
接動	援動周波数 10~150Hz サイン振動 1 軸毎 1 分間に 1 オクタープ 3 方向 にて 2G
保存場所	屋内(腐食性ガス、塵埃等のないこと)

3.3 動作環境

項目	仕 様
温度	0~60℃
温度	10~85% (結露無きこと)
接動	振動周波数 10~150Hz サイン振動 1 軸毎 1 分間に 1 オクターブ 3 方向 にて 2 G
使用場所	屋内 (腐食性ガス、塵埃等のないこと)

3. 仕樣、環境条件

3.1 電気的仕様 (@Ta=25℃)

PLD-100-01 Page 7/13 PLD-100-01 Page 8/13

井上 雅博



4. 各コネクタ・インターフェース 4. 1 電源 (CN1: B2B-PH-K-VH

pin	仕様	
1	VM 電源 (+12/+24V)	
2	GND	

4.2 モータ接続 (CN4: B4B-PH-K-VH)

-		BEEN CHY . DAD LU W AU
ĺ	pin	仕様
ĺ	1	COM
I	2	U相コイル
Ì	3	V相コイル
1	4	W相コイル

4.3 速度指令入力コネクタ (CN2: B3B-PH-K-S)

pin	項目	仕様
1	AIN	アナログ速度指令電圧入力
2	FIN	モータ回転数の基準パルス(タロック)入力 (0-3V レベル) モータ周波数に相当する周波数を入力のこと
3	GND	GND

仕様	
GND (OV)	
VDD +3, 3V	
モータ PG バルス出力(モータ極数×3 バルス/R)	
モータ PG パルス or モータ index 信号出力(JP5 切替)	
モータ Start/Stop 入力 (Pullup R=100 k Ω内蔵) H(VDD) or OPEN:START 、L(OV): STOP	
モータ回転方向切替入力 (Pulldown R=50kΩ内蔵) H(VDD) or OPEN:CCW 、L:CW	

PLD-100-01 Page 9/13

① オプションのクロックボードを使用する場合

回転数設定スイッチの各桁のスイッチの数値により回転数を設定します。

例;8極モ

SW5	SW4	SW3	SW2	SW1	SWE
0	7	2	0	0	4

② 外部クロック信号を使用する場合: CN2 2pinFIN 端子へモータ周波数に相当する TTL レベル(0~3V)のクロックを入力します。

モータ周波数は、次式で求められます。

モータ周波数(Hz) = モータ回転数 rpn÷60sec×モータ極数÷2

ex)モータ回転数 5000 (rpm) 、8 極モータの場合 333Hz = 5000rpm ÷ 60sec × 8 極÷ 2

③ アナログ入力指令 (0-3V)

アナログ指令電圧で速度制御を行う場合にはアナログ入力端子 CN2 lpinAIN を使用します。 この場合、SW3 の 4bitDIPSW の 2bit 目を目にします。

起動時は起動電流を確保する必要がありますので、 その点を考慮したフィードバック回路を構成して下さい。

8 モータの運転、停止

PLD-100-01 Page 11/13 4.5 サーミスタ入力 (CN3: B5B-PH-K-S)

Pin	仕様	
1	サーミスタ1	
2	サーミスタ2	
3	COM	
4	モータ index 信号入力	
5	COM	

-	ータ制御ケイン	の設定(S	SW2 : 4bit DIPSW)
	Bit1	Bit2	仕様
	H (ON)	H(ON)	制御ゲイン強め
	L(OFF)	H(ON)	制御ゲイン中
	H (ON)	I (OFF)	制御ゲイン配め (defolt)

Bit	項目	H (ON)	L (OFF)
3	モータ極数設定 (defolt = L)	4極モータ	8 極モータ
4	未使用 (予備)	_	_

6 各動作モード設定 (SW3: 4bit DTPSW)

Bit	項目	H (ON)	L (OFF)
1	速度指令モード(アナロク゚ or クロック入力)	外部アナログ指令入力	外部クロック指令入力
2	内蔵 MCD 制御モード (defolt = L)	MCD 7 ナロク゚指令モード	MCD ダ イレクト PWM モート
3	モータ進角設定 (defolt = L)	固定進角8段階	自動進角8段階
4	ソフトスイッチング有無 (defolt = L)	ソフトスイッチング 無	ソフトスイッチング。有

7 速度指令制御(回転数)の設定

PLD-100-01 Page 10/13

モータは以下のシーケンスに従って起動します。
(A) 極短時間オープンループによる低周波の回転磁界へのロークの引き込み。
(B) 3 相逆転電圧を検出しクローズドループによる加減速制御(定常運転)に入る。

(A)のモードでロータへの引き込みが出来ない場合: イナーシャの大きた負荷ではな動時にロータが一瞬逆転することがあり、引き込みに失数する(位相検出できない)場合があります。 JP3の設定で強制転流周波数を変えてみて下さい。

本ドライバでは引き込みに失敗した場合は、最大4回までリトライ動作を繰り返します。 4回リトライを繰り返した後、起動シーケンスを停止します。

(B) このモードでモータが脱調などする場合は、制御ゲインを SW2 (bit1, 2) で調整します。

8.2 モータの停止

以下の異常状態を検知しモータが停止状態となります。 停止状態を解除するには、一度電源を遮断し、再投入すると解除されます。

① 過電流 (ISD) 何らかの要因でモータ電流が定格最大の 5A 以上が流れると、 内蔵するISD検出し、モータ通電を遮断しモータが止まります。

何らかの要因でモータロータが機械的にロックされた場合、 内蔵するロック検出回路が働き、モータ通電を遮断し停止状態となります。

③ 過熱温度検出 (TSD)

基板度度が上昇し90℃以上となると度度輸出 (TSD) 回路が働き モータを停止します。 (オレンジLEDが点灯します) 電源を連断し、基板温度が充分に下がった後に電源再投入してください。

9. 保証

納入後、保証期間中に弊社側の實により故障を生じた場合、その商品の故障部分の交換又は、修理を 弊社側の責任において実施致します。 保証期間は納入後1年間とさせていただきます。

PLD-100-01 Page 12/13



交換・修理は弊社の工場で実施いたしますので、着払いにて弊社に御返知顧います。 なお、納入品の故障により勝発される損害に付いては、保証範囲外とさせていただきます。 また、下配項目は保証対象外とさせて頂きます。

- 取り扱い不注意あるいは具常電圧入力などに配因する不具合
 野社以外による修理および改造に起因する不具合
 大災、地質、水害などに起因する不具合
 本来の目的以外の使用中に発生した不具合

PLD-100-01

Page 13/13